****

**طرح درس**

**عنوان درس: معماری کامپیوتر**

|  |  |
| --- | --- |
| **مدرس** | **زهرا قنبری گرکانی** |
| **کد درس** | **4301011-02** |
| **نیمسال تحصیلی** | **4011** |
| **گروه درس** | 2 |
| **نوع درس** | اختیاری |
| **تعداد واحد نظری** | 3 |
| **تعداد واحد عملی** | - |
| **مقطع تحصیلی** | کارشناسی |
| **معلومات پایه ای مورد نیاز** | **دروس پیش نیاز تعریف شده در چارت** |
| **زمان ارائه در هفته** | یکشنبه 10:30 – 12:00  سه‌شنبه 10:30 – 12:00 |
| **نحوه ارائه (مجازی، حضوری)** | **حضوری** |

|  |  |
| --- | --- |
| **معرفی درس** | |
| **اهداف درس** | آشنایی با ساختار سخت افزاری و نرم افزاری کامپیوتر پایه و همچنین مفاهیم پردازش خط لوله‌ای و برداری |
| **سرفصل مطالب مورد ارائه** | |
| **هفته ارائه** | **موضوع و لینک های مرتبط** |
| **هفته اول** | مروری بر مدارهای منطقی |
| **هفته دوم** | ریزعملگرها و انتقال ثبات |
| **هفته سوم** | ریزعملگرها و انتقال ثبات |
| **هفته چهارم** | ساختمان و طراحی یک کامپیوتر پایه |
| **هفته پنجم** | ساختمان و طراحی یک کامپیوتر پایه |
| **هفته ششم** | کنترل ریزبرنامه نویسی شده |
| **هفته هفتم** | کنترل ریزبرنامه نویسی شده |
| **هفته هشتم** | واحد مرکزی پردازش |
| **هفته نهم** | واحد مرکزی پردازش-معماری کامپیوتر |
| **هفته دهم** | معماری کامپیوتر |
| **هفته یازدهم** | پردازش خط لوله‌ای و برداری-میان ترم |
| **هفته دوازدهم** | پردازش خط لوله‌ای و برداری |
| **هفته سیزدهم** | پردازش خط لوله‌ای و برداری |
| **هفته چهاردهم** | سازمان ورودی خروجی |
| **هفته پانزدهم** | سازمان ورودی خروجی-سازمان حافظه |
| **هفته شانزدهم** | سازمان حافظه |
| **لینک درس:** | |
| **مراجع اصلی** | |
| معماری کامپیوتر، موریس مانو. ترجمه: دکتر قدرت سپیدنام | |
|  | |
|  | |
| **مراجع تکمیلی** | |
|  | |
|  | |
|  | |
| **نحوه ارزیابی (درصد%)** | |

|  |  |  |  |
| --- | --- | --- | --- |
| **تمرین‌ها** | **میان ترم** | **پایان ترم** | **فعالیت کلاسی** |
| 3 نمره | 6 نمره | 11 نمره | تا 2 نمره مازاد بر 20 |